

DDR5メモリの オーバークロック方法

DDR5 SPIDER 5/X5

DDR5メモリの オーバークロック

XMP/EXPOの使用

手動オーバークロック

DDR5メモリのオーバークロック方法

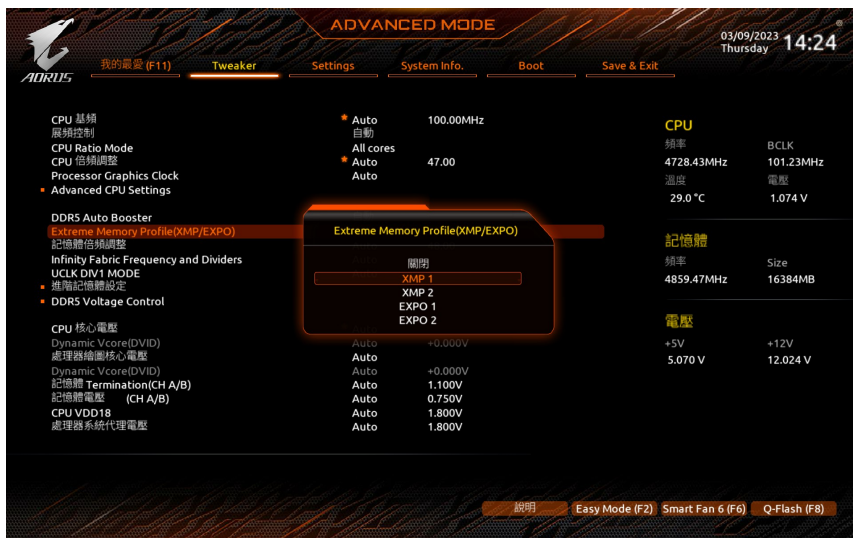
DDR5 RAMをオーバークロックするには、主に2つの方法があります：
XMP/EXPOプロファイルまたは手動オーバークロックです。XMPおよびEXPOプロファイルは、メモリモジュールに保存されている事前設定です。BIOSで有効にすることができます。

手動オーバークロックでは、BIOSまたはソフトウェアツールを使用して、メモリの周波数、タイミング、電圧を手動で調整します。

ここでは、双方の方法でDDR5 RAMをオーバークロックする方法を紹介します：

1. XMP/EXPOプロファイルの使用（ワンクリックオーバークロック）：

- deleteまたはF2を押してBIOSにアクセスし、マザーボードによってはAdvancedまたはOC設定の下にあるXMP/EXPOオプションを確認します。



DDR5 SPIDER 5/X5

DDR5メモリの オーバークロック

XMP/EXPOの使用

手動オーバークロック

・メモリキットの定格速度とタイミングに合ったXMP/EXPOプロファイルを選択します。例えば、メモリキットの定格がDDR5- 6000 CL38-38-38-76の場合、その値を持つXMP/EXPOプロファイルを選択します。



・メモリキットの定格速度とタイミングに合ったXMP/EXPOプロファイルを選択します。例えば、メモリキットの定格がDDR5- 6000 CL38-38-38-76の場合、その値を持つXMP/EXPOプロファイルを選択します。

DDR5 SPIDER 5/X5

DDR5メモリの オーバークロック

XMP/EXPOの使用

手動オーバークロック

2. 手動オーバークロック：

・deleteまたはF2を押してBIOSにアクセスし、XMP/EXMPが有効になっている場合は無効にします。マザーボードによっては、AdvancedまたはOC設定の下にあるメモリ設定を探します。

・メモリの周波数を少しずつ上げ（例：100MHz）、BIOSを保存して終了します。Windowsを起動し、CPU-Zやその他のソフトウェアツールを使ってメモリ速度を確認します。

・AIDA64、HCI MemTest、またはその他のソフトウェアツールを使用して安定性テストを行い、システムが新しい周波数で安定していることを確認します。安定しない場合は、周波数を下げるか電圧を上げて対応します。

・希望の周波数に達するか、安定した状態になるまで、ステップ2と3を繰り返す。

・メモリのタイミングを1つずつ下げて調整し（CL、tRCD、tRP、tRASなど）、保存してBIOSを終了します。Windowsを起動し、CPU-Zやその他のソフトウェアツールを使ってメモリのタイミングを確認します。

・AIDA64、HCI MemTest、またはその他のソフトウェアツールを使用して安定性テストを実行し、システムが新しいタイミングで安定していることを確認します。安定しない場合は、タイミングを上げるか電圧を上げて対応します。

・希望のタイミングに達するか、安定した状態になるまで、ステップ5と6を繰り返します。

・最終的なオーバークロック設定をBIOSプロファイルに保存し、今後の使用に役立てます。

**DDR5 SPIDER
5/X5**

**DDR5メモリの
オーバークロック**

XMP/EXPOの使用

手動オーバークロック

GIGABYTE SPD Setup

Hub	Gigabyte SPD								
	<input checked="" type="checkbox"/> Current	<input checked="" type="checkbox"/> JEDEC	<input checked="" type="checkbox"/> XMP1	<input checked="" type="checkbox"/> XMP2	<input checked="" type="checkbox"/> XMP3	<input type="checkbox"/> USER4	<input type="checkbox"/> USER5	<input type="checkbox"/> Micron 1	<input type="checkbox"/> Micron i
Frequency	4800	4800	6400	6000	5600			5200	5000
tCL	38	40	38	38	38			38	38
tRCD/tRP	38	40	38	38	38			38	38
tRAS	76	77	76	76	76			83	80
Vdd	1.10	1.10	1.30	1.30	1.20			1.25	1.25
Vddq	1.10	1.10	1.30	1.30	1.20			1.25	1.25
Vpp	1.80	1.80	1.90	1.90	1.80			1.80	1.80
Vimc	1.10	1.10	1.30	1.30	1.20			1.25	1.25
tRC	114	127	127	127	127			121	118
tWR	99	72	96	90	84			75	75
tRFC	510	706	940	884	824			766	736
tRFC2	510	383	510	480	447			419	399
tRFCsb	415	311	415	390	364			338	325
tRRD_L	15	12	15	15	14			15	15
tCCD_L	-	12	16	15	14			-	-
tCCD_L_WR	-	12	16	15	14			-	-
CCD_L_WR2	-	12	16	15	14			-	-
tRTP	23	18	24	23	21			23	23
CCD_L_WTR	-	12	16	15	14			-	-
CCD_S_WTR	-	12	16	15	14			-	-

本社

3F.-1, No.200, Gangqian Rd., Neihu
Dist.,
Taipei City 114, Taiwan (R.O.C.)

日本支社

〒101-0025
東京都千代田区神田佐久間町2-22
秋葉原再開発ビル503

お問い合わせ先

TEL : +886-2-8797 3116
FAX : +886-2-8797 3522